

Chức năng mở rộng của họ Biến tần CHV

Hướng dẫn vận hành Card PG

1. Model và đặc điểm kỹ thuật:

1.1 Mô tả Model:

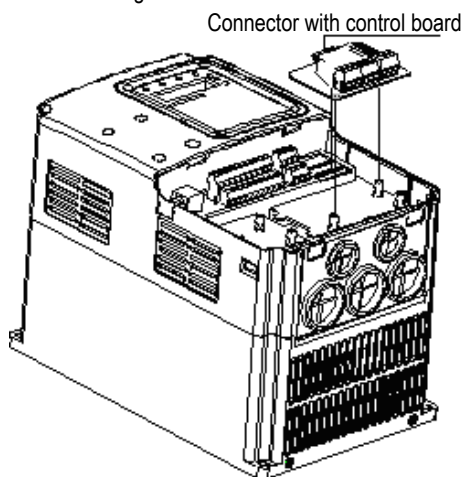
Model của card PG dành cho Biến tần CHV là PN000PGWX.

1.2 Đặc điểm kỹ thuật:

	Chức năng	Tốc độ đáp ứng	Điện trở kháng	Dải điện áp	Cường độ dòng điện	Dải chia tần số
+12V, COM1	Nguồn nuôi tín hiệu	---	Khoảng 300Ω	12~16V	300mA	---
TERA+, TERA-, TERB+, TERB-	Ngõ vào tín hiệu	0~80 KHz	---	0-24V	---	---
TER-OA, TER-OB	Ngõ ra tín hiệu chia tần số	0~80 KHz	Khoảng 30Ω	---	100mA	1~256

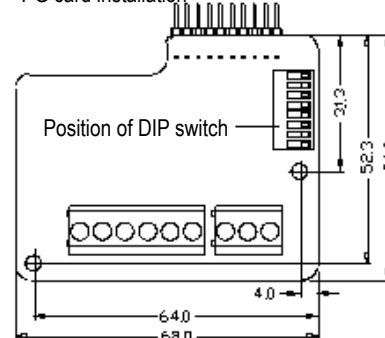
1.3 Kích thước và lắp đặt:

Installation diagram of PG card



Outside dimensions and installation dimensions of PG card

Two PB3 × 10 tapping screws for PG card installation



Hình 1.1 Kích thước và lắp đặt Card PG

2. Hướng dẫn vận hành:

2.1 Các chức năng:

Nếu người sử dụng yêu cầu điều khiển vector PG, thì cần chọn Card PG. Chức năng của Card PG bao gồm mạch xử lý cho hai kênh của tín hiệu trực tiếp, có khả năng nhận tín

hiệu vi sai, ngõ ra collector hở và ngõ ra push-pull của encoder. Nguồn nuôi tín hiệu (+12V output, có thể điều chỉnh thông qua bộ phân áp trên Card PG). Hơn nữa, nó có thể xuất tín hiệu chia tần số từ tín hiệu vào của encoder (tín hiệu ra là 2 kênh của tín hiệu vào). Người sử dụng có thể lựa chọn tùy theo điều kiện thực tế.

2.2 Mô tả các Terminal và DIP Switch

Card PG có 9 terminal đầu dây, mô tả trong hình hình 2.1.

+12V	COM1	TERA+	TERA-	TERB+	TERB-	TER-OA	TER-OB	COM1
------	------	-------	-------	-------	-------	--------	--------	------

Hình 2.1 Các Terminal.

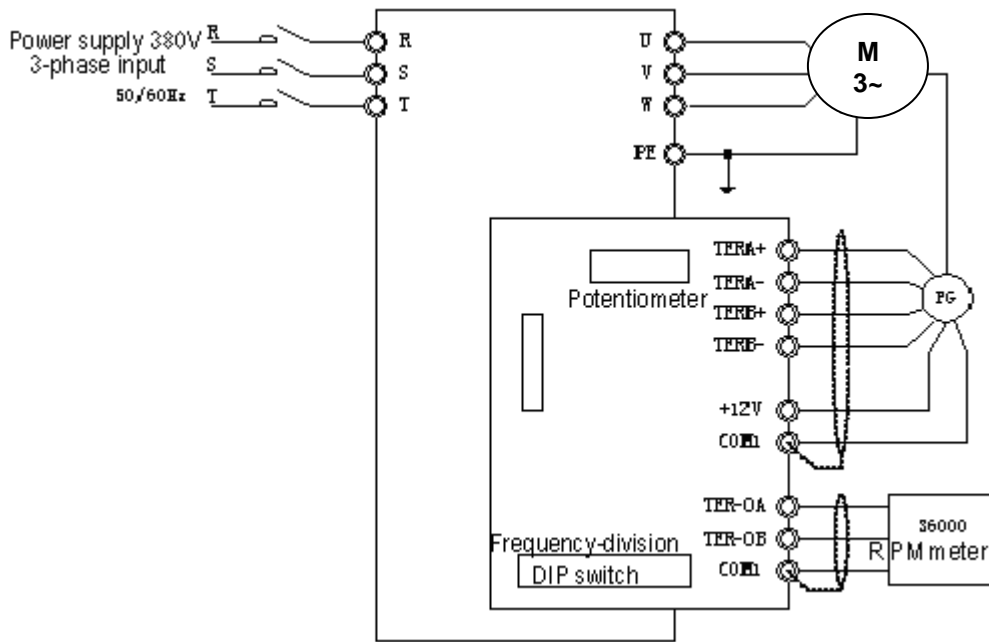
Trong đó, +12V và COM1 là ngõ cấp điện áp làm việc cho nguồn tín hiệu; TERA+, TERA-, TERB+, và TERB- là các terminals ngõ vào cho nguồn tín hiệu; TER-OA, TER-OB, và COM1 là các terminals ngõ ra cho các tín hiệu chia tần số; PE là terminal đầu dây cho shield của cáp tín hiệu (PE trên Card PG không có nối với ground, và người dùng có thể nối nó với ground trong khi sử dụng).

Hệ số chia tần số được tính bởi DIP switch trên Card. DIP switch bao gồm có 8 bit. Khi các bit nhị phân được hiển thị bởi DIP switch tăng lên 1, giá trị tương ứng là hệ số chia tần số. Bit được đánh dấu "1" là bit nhị phân có trọng số thấp nhất, bit "8" là bit có trọng số cao nhất. Khi DIP switch bật sang ON, bit đó có tác động, biểu thị là "1", vào ngược lại thì biểu thị là "0".

Hệ số chia tần số được trình bày trong bảng sau:

Digit Thập Phân	Digit Nhị phân	Hệ số chia tần số
0	00000000	1
1	00000001	2
2	00000010	3
...
m	...	m+1
255	11111111	256

2.3 Sơ đồ đầu dây:



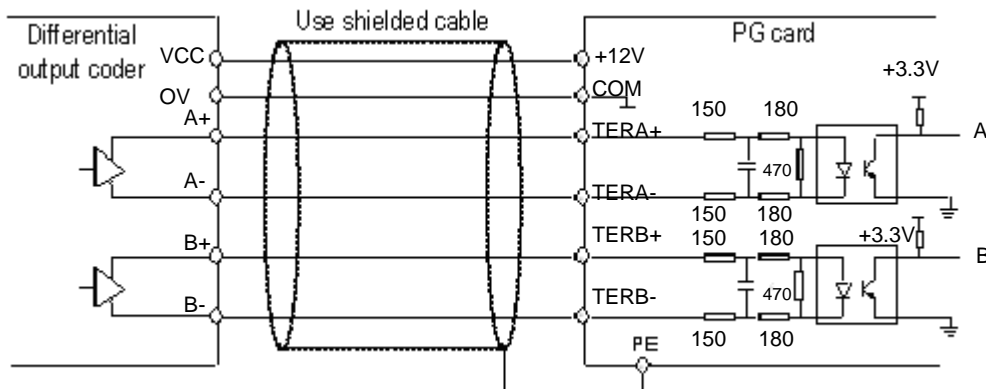
Hình 2.2 Sơ đồ đấu dây.

2.4 Lưu ý khi đấu dây:

- Dây tín hiệu của Card PG phải cách ly với các dây động lực, cấm được đấu mắc song song.
- Để chống tín hiệu đưa về bị nhiễu, hãy chọn cáp có shield làm dây tín hiệu cho Card PG.
- Lớp shield của cáp tín hiệu vào Card PG cần phải nối đất (như là nối vào terminal PE của Biến tần), và hơn nữa, chỉ được nối đất một đầu nhằm chống nhiễu tín hiệu.
- Nếu ngõ ra chia tần số của Card PG được nối với nguồn nuôi , điện áp phải nhỏ hơn 24V; nếu không Card PG có thể bị hỏng.

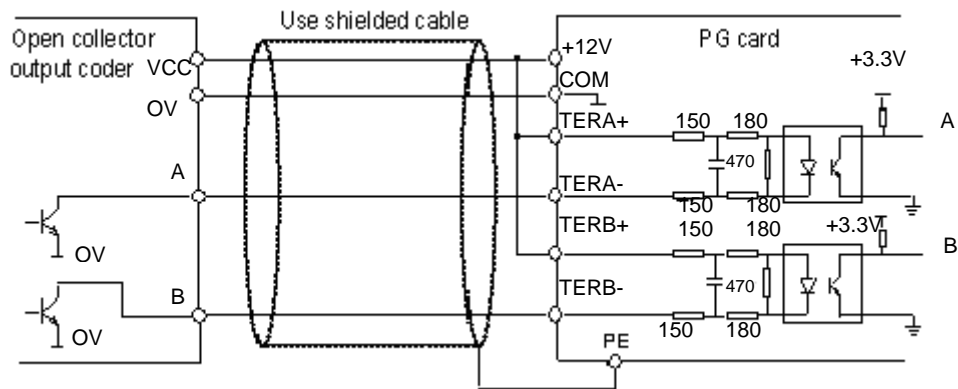
3. Kết nối ứng dụng:

3.1 Sơ đồ đấu dây với nguồn tín hiệu vi sai:



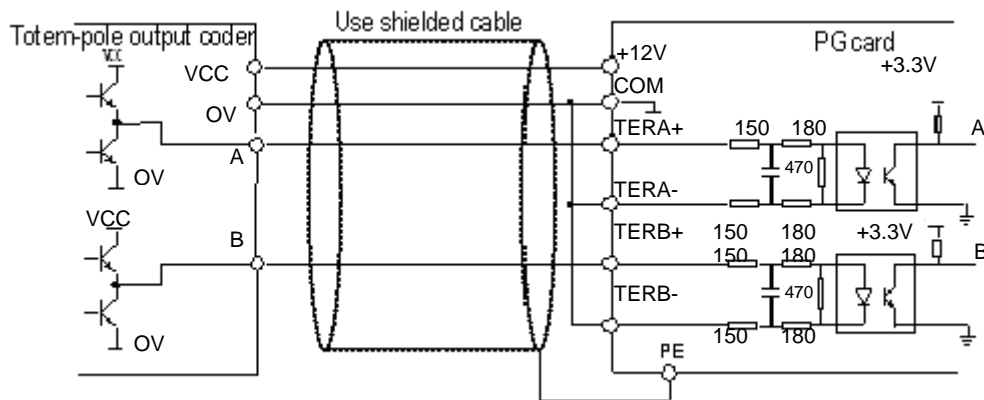
Hình 3.1 Sơ đồ đấu dây với nguồn tín hiệu vi sai.

3.2 Sơ đồ đấu dây với nguồn tín hiệu Collector hở



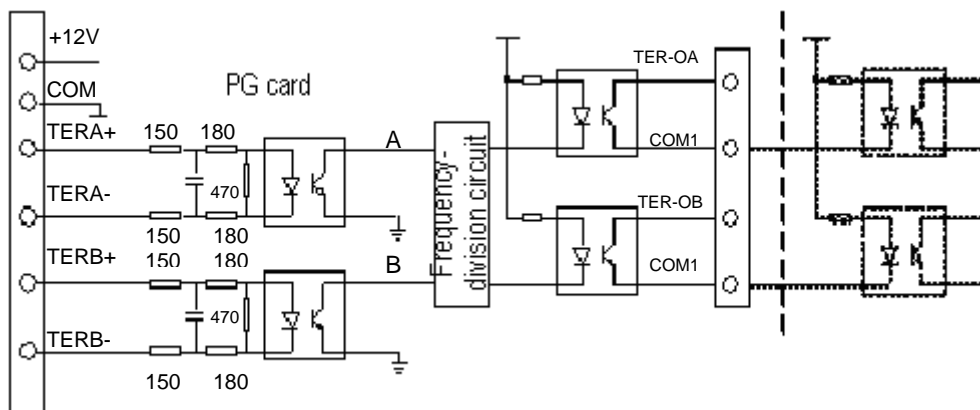
Hình 3.2 Sơ đồ đấu dây với nguồn tín hiệu Collector hở.

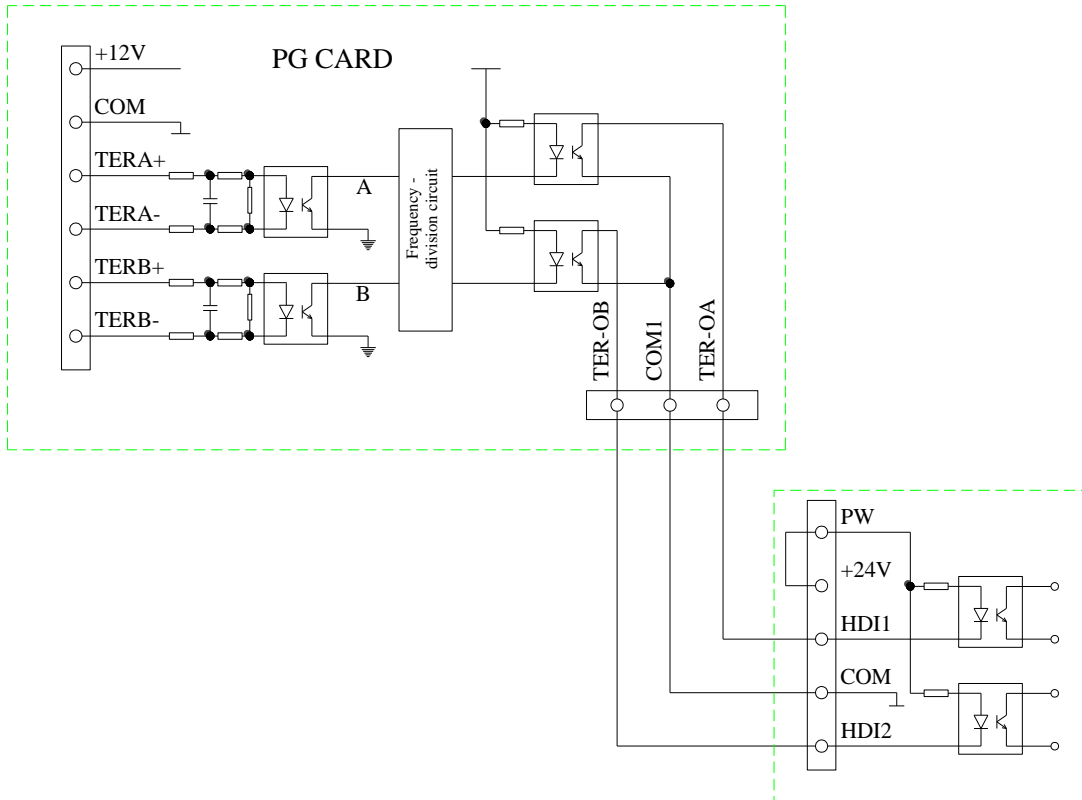
3.3 Sơ đồ đấu dây với nguồn tín hiệu Push-pull.



Hình 3.3 Sơ đồ đấu dây với nguồn tín hiệu Push-pull

3.4 Sơ đồ đấu dây của ngõ ra chia tần số PG Card.





Hình 3.4 Sơ đồ đấu dây của ngõ ra chia tần số PG Card